

# エレクトロニクス設計技術と標準について

- エレクトロニクス設計技術はシステム設計者のアイデアを製造可能でかつ検査可能なデータに自動変換することを狙いとする。
- 全体論的観点で部品、パッケージ、ボードおよび組込みソフトウェアで構成されるシステム全体を最適化する技術である。
- 標準は設計エコシステム全体に共通するセマンティックス定義するためのメカニズムを提供している。
- 具体的には設計記述言語、設計検証言語、製造用データフォーマット、物理モデリング言語部品ライブラリ記述フォーマット等がある。
- IECとIEEEが共同して標準を規格化しており、System Verilog、SystemC、VHDL等が広く普及している。

